

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 11-069227

(43)Date of publication of application : 09.03.1999

(51)Int.Cl.

H04N 5/253
H04N 7/01
H04N 7/32

(21)Application number : 09-217529

(71)Applicant : SONY CORP

(22)Date of filing : 12.08.1997

(72)Inventor : SUZUKI TAKAO

NAKAGAWA MASAMI

(54) SEQUENCE DETECTOR FOR IMAGE DATA AND CODER

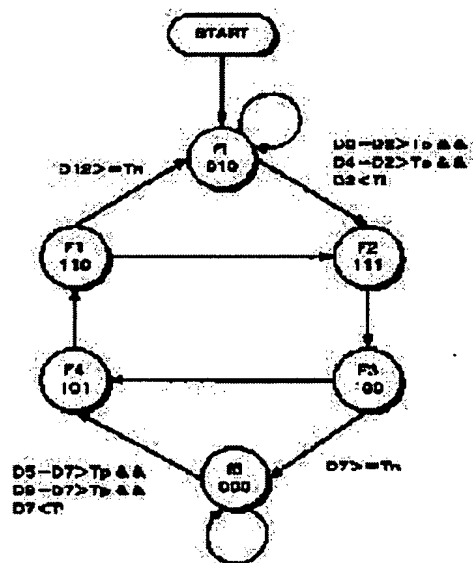
(57)Abstract:

PROBLEM TO BE SOLVED: To prevent blur of an image, in the case that a pull-down sequence is detected from an input video signal and compression coding is conducted based on the detection.

SOLUTION: A state transition for sequence detection is started from a state f1. When the sequence detection is locked, the state is sequentially transited with a period of 1/24 (sec) as states F2→F3→F4→F1.

On the occurrence of state transition from the state F3, when locking of sequence detection is unlocked, the state is transited to a state f3. The state f3 keeps a field relation with the just immediately preceding state F3 and inverts a noninterlaced scanning flag into that of a interlaced scanning. The redetection for the sequence in the state f3 is awaited.

Through the provision of the state f3, even when a CM or the like is inserted on the way to a pull-down source, occurrence of a blurring of an image is prevented.



LEGAL STATUS

[Date of request for examination]

19.04.2004

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other

BEST AVAILABLE COPY

than the examiner's decision of rejection or
application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's
decision of rejection]

[Date of requesting appeal against
examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平11-69227

(43) 公開日 平成11年(1999) 3月9日

(51) Int.Cl.⁶

識別記号

F I

H 0 4 N 5/253
7/01
7/32H 0 4 N 5/253
7/01
7/137Z
Z

審査請求 未請求 請求項の数14 O L (全 11 頁)

(21) 出願番号 特願平9-217529

(22) 出願日 平成9年(1997) 8月12日

(71) 出願人 000002185

ソニー株式会社

東京都品川区北品川6丁目7番35号

(72) 発明者 鈴木 隆夫

東京都品川区北品川6丁目7番35号 ソニー株式会社内

(72) 発明者 中川 昌巳

東京都品川区北品川6丁目7番35号 ソニー株式会社内

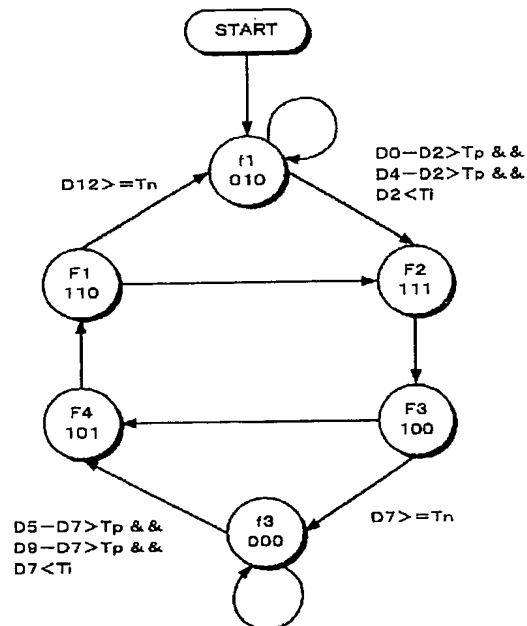
(74) 代理人 弁理士 杉浦 正知

(54) 【発明の名称】 画像データのシーケンス検出装置および符号化装置

(57) 【要約】

【課題】 プルダウンシーケンスを入力ビデオ信号から検出し、検出に基づいて圧縮符号化する時に、画面のブレが発生することを防止する。

【解決手段】 シーケンス検出の状態遷移は、状態 f 1 から開始する。シーケンス検出がロックしている状態では、状態 F 2 → F 3 → F 4 → F 1 のように、1/24 (秒) の周期で順次状態が遷移する。状態 F 3 から状態遷移が生じる時に、シーケンス検出のロックが外れると、状態 f 3 に遷移する。この状態 f 3 は、直前の状態 F 3 とフィールドの関係を維持し、順次走査のフラグをインターレース走査のものへ反転したものである。状態 f 3 において、再びシーケンスが検出されるのを待機する。状態 f 3 を設けることによって、プルダウン素材の途中で CM 等が挿入されている場合でも、画面のブレが生じることを防止できる。



【特許請求の範囲】

【請求項1】 同一フィールドの画像が所定の割合で繰り返された画像データが入力され、上記繰り返されたフィールドを検出するシーケンス検出装置において、フレーム間差分を演算し、上記フレーム間差分から上記シーケンスを検出するシーケンス検出部を有し、上記シーケンス検出部は、インターレス走査の第1の状態からシーケンス検出を開始し、シーケンス検出がなされると、インターレス走査と順次走査を区別するフラグを順次走査にセットする第2の状態に移り、上記第2の状態において、シーケンス検出のロックが外れると、上記インターレス走査と順次走査を区別するフラグをインターレス走査にセットし、次に上記シーケンス検出がなされるまで、上記インターレス走査にセットした状態で待機し、上記フラグをビデオデータと共に出力することを特徴とするシーケンス検出装置。

【請求項2】 請求項1において、順次走査で“1”となり、インターレス走査で“0”となる第1のフラグと、最初のフィールドがトップで“1”となり、これがボトムで“0”となる第2のフラグと、繰り返しフィールドが存在する時に“1”となり、これが存在しない時に“0”となる第3のフラグとによって、状態遷移が規定され、シーケンス検出がロックしている場合では、上記第1のフラグ、上記第2のフラグおよび上記第3のフラグが全て“1”の状態F2と、上記第1のフラグが“1”で、上記第2および第3のフラグが“0”の状態F3と、上記第1および第3のフラグが“1”で、上記第2のフラグが“0”の状態F4と、上記第1および第2のフラグが“1”で、上記第3のフラグが“0”の状態F1とが順次所定周期で遷移することを特徴とするシーケンス検出装置。

【請求項3】 請求項1において、同じフィールドの組み合わせの状態を保持して、次に上記シーケンス検出がなされるまで待機するようにしたことを特徴とするシーケンス検出装置。

【請求項4】 請求項2において、上記シーケンス検出のロックが外れるときには、上記状態F3から上記第1のフラグが“0”に反転し、上記第2および第3のフラグが“0”のままの状態F3に遷移し、シーケンス検出がロックするまで待機することを特徴とするシーケンス検出装置。

【請求項5】 請求項1において、シーケンス検出の結果に応じて制御されるフィールド／フレーム変換部をさらに有し、上記フィールド／フレーム変換部において、繰り返しフィールドを間引くことを特徴とするシーケンス検出装置。

【請求項6】 請求項1において、シーケンス検出の結果に応じて制御されるフィールド／

フレーム変換部をさらに有し、

上記フィールド／フレーム変換部において、(4:2:2)から(4:2:0)のビデオ信号へ変換することを特徴とするシーケンス検出装置。

【請求項7】 請求項1において、上記インターレス走査と順次走査を区別するフラグのセットと連動して、フレーム予測とフィールド予測を区別するフラグをセットし、

上記フレーム予測とフィールド予測とを区別するフラグを出力することを特徴とするシーケンス検出装置。

【請求項8】 請求項7において、上記インターレス走査と順次走査を区別するフラグのセットと連動して、さらに、ビデオ信号が(4:2:0)かどうかを区別するフラグをセットし、上記フレーム予測とフィールド予測とを区別するフラグと、上記ビデオ信号が(4:2:0)かどうかを区別するフラグを出力することを特徴とするシーケンス検出装置。

【請求項9】 請求項7において、上記インターレス走査と順次走査を区別するフラグのセットと連動して、さらに、DCTで生成したデータの出力の方法を区別するフラグをセットし、上記フレーム予測とフィールド予測とを区別するフラグと、上記DCTで生成したデータの出力の方法を区別するフラグを出力することを特徴とするシーケンス検出装置。

【請求項10】 同一フィールドの画像が所定の割合で繰り返された画像データが入力され、上記繰り返されたフィールドを検出するシーケンス検出装置からのビデオデータとフラグとが供給される画像データ符号化装置において、

フレーム間差分を演算し、上記フレーム間差分から上記シーケンスを検出するシーケンス検出部を有し、

上記シーケンス検出部は、インターレス走査の第1の状態からシーケンス検出を開始し、シーケンス検出がなされると、インターレス走査と順次走査を区別するフラグを順次走査にセットする第2の状態に移り、

上記第2の状態において、シーケンス検出のロックが外れると、上記インターレス走査と順次走査を区別するフラグをインターレス走査にセットし、次に上記シーケンス検出がなされるまで、上記インターレス走査にセットした状態で待機し、

上記フラグをビデオデータと共に圧縮符号化のエンコーダに対して出力し、

上記エンコーダは、上記フラグに従って圧縮符号化を行うようにしたことを特徴とする画像データ符号化装置。

【請求項11】 請求項10において、上記シーケンス検出部がシーケンス検出の結果に応じて制御されるフィールド／フレーム変換部をさらに有し、上記フィールド／フレーム変換部において、繰り返しフ

フィールドが間引かれたビデオ信号が上記圧縮符号化のエンコーダに対して入力されることを特徴とする画像データ符号化装置。

【請求項12】 請求項10において、上記シーケンス検出部がシーケンス検出の結果に応じて制御されるフィールド／フレーム変換部をさらに有し、上記フィールド／フレーム変換部において、(4:2:2)から(4:2:0)のビデオ信号へ変換されたビデオ信号が上記圧縮符号化のエンコーダに対して入力されることを特徴とする画像データ符号化装置。

【請求項13】 請求項10において、上記シーケンス検出部が上記インターレス走査と順次走査を区別するフラグのセットと連動して、フレーム予測とフィールド予測を区別するフラグをセットし、上記フレーム予測とフィールド予測とを区別するフラグが上記圧縮符号化のエンコーダの制御部に供給され、上記フラグにより指示される予測方式に従って、上記圧縮符号化のエンコーダが符号化を行うことを特徴とする画像データ符号化装置。

【請求項14】 請求項10において、上記シーケンス検出部が上記インターレス走査と順次走査を区別するフラグのセットと連動して、さらに、DC Tで生成したデータの出力の方法を区別するフラグをセットし、上記フレーム予測とフィールド予測とを区別するフラグと、上記DC Tで生成したデータの出力の方法を区別するフラグが上記圧縮符号化のエンコーダの制御部に供給され、上記フラグにより指示される予測方式と上記出力の方法に従って、上記圧縮符号化のエンコーダが符号化を行うことを特徴とする画像データ符号化装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】この発明は、映画等のフィルム素材の画像情報をビデオ信号に変換し、さらに、ビデオ信号を圧縮するのに適用される画像データのシーケンス検出装置および符号化装置に関する。

【0002】

【従来の技術】映画等のフィルム素材は、毎秒24コマのデータであり、一方、ビデオ信号例えばNTSC方式のビデオ信号は、毎秒30フレームである。従って、フィルム素材をビデオ信号に変換する場合では、24コマから30フレームを生成する処理が必要とされる。このような処理は、所定の変換パターンで2個のフィールドを3個のフィールドに変換する処理を含むことから、一般に2:3プルダウンと称される。すなわち、自動的に5フレームに2回の割合で第1フィールドの繰返しを発生させることにより、24コマから30フレームの変換がなされる。テレビ装置がフィルム素材をテレビジョン素材に変換する装置として知られている。

【0003】画像データは、一般的にデータ量が多いので、伝送、記録に際して、データ量を圧縮する圧縮処理がなされる。上述した2:3プルダウン処理により得られたビデオ信号を圧縮する時には、フレーム数を増やすために挿入したフィールド(繰返しフィールド)の情報冗長であるため、繰返しフィールドを除去するように圧縮符号化を行い、圧縮の効率を向上するようになる。このように、2:3プルダウン処理によりフレーム数を毎秒30フレームに増やした画像データの繰返しフィールドを検出し、繰返しフィールドを除去し、再びフレーム数を24フレームに減らす処理は、逆2:3プルダウン処理と呼ばれる。繰返しフィールドの検出は、フレーム間差分に基づいてなされる。

【0004】

【発明が解決しようとする課題】しかしながら、フィルム素材から変換されたビデオ信号を編集した場合には、2:3プルダウンの処理のシーケンスが乱れることがある。また、映画の途中にCMが入るように、途中で2:3プルダウンでない素材が混入されることがある。さらに、撮像管を使用したテレビ装置によりフィルム素材をビデオ信号へ変換した場合、フレームメモリを使用したノイズリデューサによるノイズ処理を受けた場合は、フレーム間に残像が発生し、2:3プルダウンのシーケンスが乱れることがある。これらの2:3プルダウンでない素材が入ったり、2:3プルダウンのシーケンスが乱れた素材が存在する場合には、繰返しフィールドを正しく検出することが困難である。若し、誤った検出に基づいて、圧縮符号化を行うと、復号画像が不自然な動きとなる問題があった。

【0005】このような不自然な動きを含む時でも、DVD、磁気テープ等のストレージメディアの場合では、検出方法および検出条件を適宜変更して検出を行うことによって、2:3プルダウンのシーケンスを予め探しておき、編集等により途中でシーケンスが乱れても、圧縮効率を高めることが可能である。しかしながら、デジタル放送のような放送用のメディアでは、リアルタイム性が要求されるために、検出方法および検出条件を変更して予めシーケンスを探しておくことができない。このため、デジタル放送では、2:3プルダウン処理されたビデオ信号を圧縮符号化する場合、繰返しフィールドの除去の処理を行わないのが普通であり、圧縮効率が低下する問題があった。

【0006】従って、この発明の目的は、圧縮符号化のために2:3プルダウンのシーケンスを検出する時に、シーケンスが検出できない場合でも、圧縮符号化を良好に行うことが可能な画像データのシーケンス検出装置および符号化装置を提供することにある。

【0007】

【課題を解決するための手段】上記の目的を達成するために、請求項1の発明は、同一フィールドの画像が所定

の割合で繰り返された画像データが入力され、繰り返されたフィールドを検出するシーケンス検出装置において、フレーム間差分を演算し、フレーム間差分からシーケンスを検出するシーケンス検出部を有し、シーケンス検出部は、インターレス走査の第1の状態からシーケンス検出を開始し、シーケンス検出がなされると、インターレス走査と順次走査を区別するフラグを順次走査にセットする第2の状態に移り、第2の状態において、シーケンス検出のロックが外れると、インターレス走査と順次走査を区別するフラグをインターレス走査にセットし、次にシーケンス検出がなされるまで、インターレス走査にセットした状態で待機し、フラグをビデオデータと共に出力することを特徴とするシーケンス検出装置である。

【0008】請求項2の発明は、順次走査で“1”となり、インターレス走査で“0”となる第1のフラグと、最初のフィールドがトップで“1”となり、これがボトムで“0”となる第2のフラグと、繰り返しフィールドが存在する時に“1”となり、これが存在しない時に“0”となる第3のフラグとによって、状態遷移が規定され、シーケンス検出がロックしている場合では、第1のフラグ、第2のフラグおよび第3のフラグが全て“1”の状態F2と、第1のフラグが“1”で、第2および第3のフラグが“0”の状態F3と、第1および第3のフラグが“1”で、第2のフラグが“0”の状態F4と、第1および第2のフラグが“1”で、第3のフラグが“0”の状態F1とが順次所定周期で遷移することを特徴とするシーケンス検出装置である。

【0009】好ましくは、シーケンス検出のロックが外れるときには、状態F3から第1のフラグが“0”に反転し、第2および第3のフラグが“0”のままの状態F3に遷移し、シーケンス検出がロックするまで待機する。

【0010】また、この発明は、同一フィールドの画像が所定の割合で繰り返された画像データが入力され、繰り返されたフィールドを検出するシーケンス検出装置からのビデオデータとフラグとが供給される画像データ符号化装置において、フレーム間差分を演算し、フレーム間差分からシーケンスを検出するシーケンス検出部を有し、シーケンス検出部は、インターレス走査の第1の状態からシーケンス検出を開始し、シーケンス検出がなされると、インターレス走査と順次走査を区別するフラグを順次走査にセットする第2の状態に移り、第2の状態において、シーケンス検出のロックが外れると、インターレス走査と順次走査を区別するフラグをインターレス走査にセットし、次にシーケンス検出がなされるまで、インターレス走査にセットした状態で待機し、フラグをビデオデータと共に圧縮符号化のエンコードに対して出力し、エンコードは、フラグに従って圧縮符号化を行うようにしたことを特徴とする画像データ符号化装置である。

【0011】2:3プルダウンの素材の場合でも、CMの挿入、編集等によってプルダウンのシーケンスが乱れることがある。その場合に、直前のフィールドの関係を維持したまま、順次走査からインターレス走査に信号として扱って符号化する。それによって、画面のブレが生じることを防止することができる。

【0012】

【発明の実施の形態】この発明の理解を容易とするために、毎秒24コマのフィルム素材を毎秒30フレームのNTSC方式のテレビジョン素材に変換する処理、すなわち、2:3プルダウンの処理について図1を参照して説明する。フィルム素材は、毎秒24コマであり、同一の画像の2フィールド（第1および第2フィールド）の画像を各コマから形成し、毎秒48フィールドの画像信号を形成する。次に、フィルム素材の4コマ（8フィールド）をビデオ信号例えばNTSC方式のビデオ信号の5フレーム（10フィールド）へ変換する。

【0013】そして、図1において、略三角形で囲まれた3フィールドの中の時間的に最後のフィールドがフィールド数を増やすために繰り返されたフィールド、すなわち、リピートファーストフィールドである。リピートファーストフィールドは、5フレームに2回の割合で生じる。このように、2:3プルダウン処理がなされたビデオ信号に付随して、top field first (TFFと略称する)、repeat firstfield (RFFと略称する)の二つのフラグが伝送される。TFFは、フレームストラクチャの場合、最初のフィールドがトップかボトムかを示すフラグである。RFFは、繰り返しフィールドの存在を示すフラグである。

【0014】画像圧縮符号化としてのMPEG2では、5フレームに2回の割合で発生するフラグRFFを参照して、繰り返しフィールドを除いた4フレーム分の画像データを符号化している。それにより符号化効率を高くすることができる。しかしながら、前述したように、繰り返しフィールドが挿入されるシーケンスが編集、CMの挿入等により乱れるので、フラグRFFのみでシーケンスを検出することは検出の正確性を損なう問題がある。

【0015】この発明の一実施形態においては、プルダウンのシーケンスを検出するために、トップフィールドとボトムフィールドの各フィールドに関してフレーム間差分を求める。フレーム間差分は、時間的に連続するフレームにそれぞれ属するトップフィールド（またはボトムフィールド）の画面上の同一位置の画素値の差分の絶対値を1画面の画素について積算したものである。フレーム間差分としては、画素値の差分の自乗和を積算したものでも良い。さらに、1画面の全画素について積算を行わずに、しきい値より大きな画素値の差分の絶対値を積算しても良い。

【0016】図2は、フレーム間差分を示すもので、D

0, D2, D4, . . . がトップフィールドに関するフレーム間差分であり、D1, D3, D5, . . . がボトムフィールドに関するフレーム間差分である。例えばD0は、トップフィールドと1フレーム後のトップフィールドの間で、画面上の同じ位置の画素の値の差分を計算し、差分の絶対値を1フィールドにわたって積算した値である。

【0017】プルダウンのシーケンスを検出するためには、少なくとも3.5フレーム分のフレーム間差分を必要とする。そのため、求められたフレーム間差分をパイプラインレジスタにより4フレーム分記憶しておき、順次遅延させる。一方、画像データも、プルダウン判定ができるまで、同様にフレームメモリに蓄えられ、3フレーム分遅延される。

【0018】図2のタイミングチャート、図3の状態遷移図および図4のフローチャートを参照してプルダウンのシーケンスの検出処理について説明する。符号化を開始するために、エンコードを初期化する時、プルダウンのシーケンスが見つからないので、インターレスの状態から開始する。なお、図2および図3において、状態については、F1, F2, F3, F4, f1, f3の参照符号が使用される。また、図3において、各状態を表す円形の領域内の3ビットは、MPEG2の規格で規定されているフラグの3ビットの値を示している。すなわち、3ビットは、(PF, TFF, RFF)である。

【0019】この発明の一実施形態では、これらの3個のフラグとそれぞれ対応する3ビットによって状態遷移が規定される。プルダウンのシーケンス検出がロックしている場合では、(111)の状態F2→(100)の状態F3→(101)の状態F4→(110)の状態F1が1/24(秒)周期で遷移する。

【0020】フラグTFFは、上述したように、最初のフィールドがトップの場合で、(TFF="1")となり、これがボトムの場合で、(TFF="0")となるフラグである。RFFは、繰り返しフィールドの存在を示すフラグであり、繰り返しフィールドが存在するときに、(RFF="1")となり、これが存在しないときに、(RFF="0")となる。PFは、Progressive Frameの略称であり、このピクチャが順次(プログレッシブ)走査でできているか、インターレス走査でできているかを示すフラグである。順次走査のフレームで(PF="1")、インターレス走査のフレームで(PF="0")である。映画素材の場合では、毎秒24フレームの各フレーム内の画素は、全て同一時間にサンプリングされたものであるため、順次走査のデータである。

【0021】符号化の最初では、インターレスの状態から開始し、また、最初のフィールドがトップであり、さらに、繰り返しフィールドがないので、(PF, TFF, RFF)=(010)である。この状態をf1と表記する。フローチャートの最初のステップS1では、変

数jの初期値が設定され、次のステップS2で、3個のフラグの値と対応する、状態レジスタの内容が(010)にセットされる。

【0022】f1の状態でプルダウンのシーケンスが検出されるのを待機する。そして、次の条件を満たした場合には、プルダウンであると判定し、次のフレームでF2の状態に遷移する。状態F2は、(PF, TFF, RFF)=(111)である。それ以外では、f1の状態のままである。図4では、ステップS3およびS4の処理がなされ、下記の条件が満足されると、ステップS4の結果が肯定となり、ステップS5において、状態レジスタの内容が(111)とされる。ステップS4で、条件が満たされないと、ステップS2に処理に戻る。

【0023】 $D0 - D2 > T_p$ かつ $D4 - D2 > T_p$ かつ $D2 < T_i$

ここで、 T_p は、検出のためのしきい値である。フレーム間差分D0およびD2の差、フレーム間差分D4およびD2の差をしきい値 T_p とそれぞれ比較する。これは、ノイズが多い画像の場合、フレーム間差分もノイズの影響を受けて変動しやすいため、フレーム間差分の差をとることによりノイズ成分をキャンセルするためである。素材によって、しきい値 T_p を変更する必要はない。

【0024】 T_i は、ノイズマージンを含んだ動き検出のしきい値であり、フレーム間差分そのものと比較する。しきい値 T_p 、動き検出しきい値 T_i は、実験的に求めるが、一般的なフィルム素材の場合では、 T_p を T_i に比べて十分に大きな値とする。このように条件を厳しくすることによって、前後のフレーム間差分が大きく、そのフレーム自身のフレーム間差分が小さいものを検出することができるので、シーケンスを正しく検出することができる。

【0025】状態F2では、PFおよびRFFが反転し、(PF, TFF, RFF)=(111)となる。すなわち、順次走査であり(PF="1")、最初のフィールドがトップであり(TFF="1")、繰り返しフィールドが存在する(RFF="1")。圧縮符号化においては、この繰り返しフィールド(1フィールド)を間引いてフレームピクチャを構成する。F2の状態からは、無条件で次のフレームで、状態F3へ遷移する。図4では、ステップS6を経てステップS7に移り、状態レジスタの内容が(100)とされる。

【0026】状態F3では、TFFおよびRFFが反転し、(PF, TFF, RFF)=(100)となる。すなわち、順次走査であり(PF="1")、最初のフィールドがボトムであり(TFF="0")、繰り返しフィールドが存在しない(RFF="0")。この状態では、既にプルダウンのシーケンスが検出されているので、アンロック検出のみを行う。アンロックの検出は、プルダウンのシーケンスを検出しているロック状態から、これを

検出できないアンロック状態に移行することを検出することである。例えばCMが挿入されている場合、編集がされている場合等では、プルダウンのシーケンスが乱れ、インターレスフレームが連続することがある。

【0027】そして、次の条件を満たした場合は、プルダウンではないと判定し、次のフレームで状態f3へ遷移する。それ以外は、プルダウンと判断し、状態F4に遷移する。状態f3では、(PF, TFF, RFF) = (000)となる。また、状態F4では、(PF, TFF, RFF) = (101)となる。このように、状態F3からPFが"0"に反転し、TFF, RFFが"0"のままの状態f3に遷移し、シーケンス検出がロックするまで待機する。

【0028】 $D7 \geq Tn$

Tnは、ノイズマージンを含んだ動き検出のしきい値Tiと同じでも良い。シーケンスが不連続になることが多いと予想される場合は、しきい値TnをTiと同様に小さい値とし、不連続になることが少ないと予想される場合は、しきい値Tnを大きな値として、アンロックを検出しにくくすることができる。

【0029】図4のフローチャートでは、ステップS8の後のステップS9において、上述した条件が満たされるかどうか決定される。ステップS9では、($Dk < Tn?$)とされているので、否定の結果でステップS10に処理が移り、状態レジスタの内容が(000)とされる。一方、ステップS9の肯定の結果で、処理がステップS13に移り、状態レジスタの内容が(101)とされる。

【0030】上述した条件検出に基づいて、状態F3から状態f3への遷移を可能としている点がこの発明の特徴的な部分である。すなわち、状態f3では、(TFF="0")状態を引き継ぐが、(PF="0")として、インターレス走査の符号化を行う。なお、MPEG2のシンタックス(符号化規則)では、(RFF="1")の連続を許していないので、(RFF="0")である。この状態f3は、最初の状態f1と比較すると、フィールドが反転した対称的な状態である。状態f3では、プルダウンシーケンスが再び検出されるのを待機する。

【0031】状態f3において、次の条件が満たされる場合は、プルダウンと判定し、次のフレームで状態F4に遷移する。それ以外は、状態f3のままである。

【0032】 $D5-D7 > Tp$ 且つ $D9-D7 > Tp$ 且つ $D7 < Ti$

図4のフローチャートでは、ステップS11の後のステップS12が条件判定のステップである。ステップS12の結果が肯定で、ステップS13に処理が移り、状態レジスタの内容が(101)とされる。そうでないと、ステップS10に処理が戻り、ステップS11を経てステップS12で再び判定がなされる。

【0033】若し、状態f3を設けないと、プルダウン

のシーケンスが乱れた場合に、インターレスの状態f1に戻すには、もう一度、(RFF="1")の状態、すなわち、繰り返しフィールドが存在するものとして、1フレームの符号化を行う必要がある。その結果、この部分で画面のブレが発生する問題が生じる。状態f3によってかかる問題を解決できる。

【0034】(PF, TFF, RFF) = (101)の状態F4では、繰り返しフィールド(1フィールド)を間引いてフレームピクチャを構成する。状態F4からは、無条件で、次のフレームで状態F1に遷移する。図4のフローチャートでは、ステップS14を経て、ステップS15において、状態レジスタの内容が(110)とされる。

【0035】状態F1では、TFFが"1"に反転し、RFFが"0"に反転し、PFは、"1"のままである。この状態F1では、既にプルダウンのシーケンスが検出されているので、アンロック検出のみを行う。次の条件を満たしている場合には、プルダウンではないと判定し、次のフレームで状態f1に遷移する。それ以外では、状態F2へ遷移する。

【0036】 $D12 \geq Tn$

図4のフローチャートでは、ステップS16の後の決定のステップS17において、上述の条件が満たされるかどうか決定される。但し、ステップS17では、($Dk < Tn?$)とされているので、ステップS17の結果が否定の場合に、ステップS2(f1の状態)に処理が移り、その結果が肯定の場合に、ステップS5(状態F2)に処理が移る。

【0037】上述したように、プルダウンのシーケンスが連続する場合は、1/24(秒)の周期で(F1→F2→F3→F4)の順に状態が遷移する。このプルダウンのシーケンスの検出に基づいて、繰り返しフィールドを間引く処理を行うと、5フレームで4枚のフレームピクチャが構成される。

【0038】なお、図3の状態遷移図に存在しない他の2つの状態、すなわち、(PF, TFF, RFF) = (001)、(PF, TFF, RFF) = (011)は、PF="0"、RFF="1"となり、MPEG2のシンタックスでは、禁止されている状態である。

【0039】上述したフラグは、後述するようなフラグの処理を受けて、処理後のフラグがMPEG2のエンコードに対して出力される。また、TFFおよびRFFは、符号化前にフィールドデータからフレームピクチャを構成する、フィールド/フレーム変換処理のために使用される。一方、PFは、それに続くその他のフラグを連動させることによって、圧縮効率を高めることができる。

【0040】PFと連動する他のフラグは、frame predictive frame DCT (FPFDと表記する)、chroma 420 type (C420Tと表記する)、alternate scan (A

Sと表記する)である。FPFDは、フレームストラクチャの場合、フレームモードDCTの予測がフレームモードだけであることを示すフラグである。C420Tは、(4:2:0)の場合ではPFと同じ値であり、そうでない場合で"0"となるフラグである。ASは、ジグザグスキャンを使うか、オルタネートスキャンを使うかの選択のフラグである。PFとこれらのフラグの連動は、次に示すものである。

【0041】(PF, FPFD, C420T, AS) = (1, 1, 1, 0)

(PF, FPFD, C420T, AS) = (0, 0, 0, 1)

かかるフラグの処理によって、プルダウンのシーケンスが検出される。プルダウン素材では、(PF="1")であり、インターレス素材では、(PF="0")である。フラグPFに応じて符号化方法を最適なものとして行うことができる。フラグFPFDによって、プルダウン素材では、フレーム予測、フレームDCTに固定することができ、インターレス素材の場合のみ、フィールド予測、フィールドDCTに切り換える。

【0042】フラグC420Tによって、色差信号の間引き／補間方式をインターレス素材とプルダウン素材とで切り換えて色のにじみを防止することができる。さらに、ASによって、オルタネートスキャンは、インターレス素材の場合に使用し、プルダウン素材では、通常のジグザグスキャンを使用する。オルタネートスキャンおよびジグザグスキャンは、共にDCTで発生した係数データを1次元のデータ系列に変換する手法であり、オルタネートスキャンによって、インターレス成分を効率よく拾うことができる。

【0043】なお、上述したものに対して変形したフラグ処理が可能である。例えばフラグFPFDは、PF="0"になった場合には、同時に"0"とするが、PF="0"になった場合には、予測する画像がまだ順次走査になっていないので、次にIピクチャが来るまで"0"のままとし、Iピクチャ以降に"1"としても良い。

【0044】上述のようなプルダウンの検出およびフラグの処理を行い、次に、MPEG2の符号化を行うようにしたこの発明の一実施形態の構成について、より具体的に説明する。図5は、一実施形態の構成の概要である。図5において、1で示す入力端子から(4:2:2)のビデオデータがビデオデータ処理部2に供給される。ビデオデータ処理部2において、上述したプルダウンのシーケンスの検出と、フラグの処理がなされる。ビデオデータ処理部2からのフラグおよびビデオデータがMPEG2のエンコーダ3に供給される。エンコーダ3では、受け取ったフラグを使用してMPEG2の符号化を行い、符号化出力(エレメンタリストリーム)を発生する。フラグは、符号化出力中のヘッダとして挿入される。

【0045】図6を参照してビデオデータ処理部2について説明する。入力端子1に供給されたビデオデータがフレームメモリ21およびフレーム間差分検出部22に供給される。フレーム間差分検出部22では、入力データとフレームメモリ21からの前フレームのデータとが供給され、1フレーム離れたトップフィールド同士の間位置の画素値の差分の絶対値と、1フレーム離れたボトムフィールド同士の間位置の画素値の差分の絶対値とが演算される。演算されたフレーム間差分がシフトレジスタ23に格納される。

【0046】プルダウン検出部24は、シフトレジスタ23に格納されているフレーム間差分を参照して、プルダウンのシーケンスを検出する。すなわち、図3の状態遷移図および図4のフローチャートを参照して説明したように、プルダウンのシーケンスを検出し、また、フラグの処理を行う。

【0047】フレームメモリ21からのビデオデータがフィールド／フレーム変換部25に供給される。フィールド／フレーム変換部25では、5フレームに2回の割合で発生する繰り返しフィールドを間引いて4フレームのデータに変換する。具体的には、フィールド単位で記憶できるメモリが設けられ、繰り返しフィールドを除去し、24フレーム／秒のデータがメモリから読出される。さらに、フィールド／フレーム変換部25では、(4:2:2)から(4:2:0)の変換がなされる。この場合に、色差信号の間引き処理がプルダウン素材とインターレス素材とで切り換えられる。フィールド／フレーム変換部25のこれらの処理は、プルダウン検出部24からの出力フラグに基づいて制御される。

【0048】図7は、ビデオデータ処理部2の出力が供給されるMPEG2エンコーダ3の一例を示す。ビデオデータ処理部2の出力端子2aからのフラグと、出力端子2bからの(4:2:0)のビデオデータがMPEG2エンコーダ3の入力端子3aおよび3bにそれぞれ供給される。

【0049】ビデオデータは、動き検出部32に供給され、動きベクトルが検出される。この場合、フラグPF、FPFDに基づいてフレーム予測とフィールド予測の一方が動き検出部32に対して指示される。フラグは、レートコントロール、モードコントロール部31に供給される。

【0050】レートコントロール、モードコントロール部31は、符号化を制御する制御部である。フレームまたはフィールド単位でMPEG2のエンコーダの各構成要素を制御し、入力画像データをIピクチャ、Pピクチャ、Bピクチャの内のいずれかのピクチャタイプに圧縮処理を行う。さらに、量子化特性を制御し、符号化出力のレートを制御する。

【0051】動き検出部32を通ったビデオデータが減算部33に供給される。減算部33には、動き補償部4

0から動き補償されたローカル復号データが供給される。入力データとローカル復号データの差分データが減算部33から発生する。この差分データがDCT部34に供給される。DCT部34に対して、レートコントロール、モードコントロール部31からフィールドDCTとフレームDCTとの一方を指示するコントロール信号が供給される。

【0052】DCT部34の出力が量子化部35に供給される。量子化部35には、レートコントロール、モードコントロール部31から量子化特性を指定するコントロール信号が供給される。量子化部35に対して逆量子化部38、逆DCT部39および動き補償部40からなるローカル復号部が接続される。すなわち、逆量子化部38は、量子化部35と逆の処理を行い、逆DCT部39は、DCT部34と逆の処理を行う。動き補償部40からのローカル復号出力が減算部33に供給され、予測誤差が検出される。動き補償部40では、順方向予測、逆方向予測、双方向予測が可能とされている。

【0053】量子化部35に対してスキャン部36が接続される。スキャン部36は、DCTの係数データを量子化したデータを1次元のデータに変換する部分である。スキャン部36に対してレートコントロール、モードコントロール部31からスキャン方法を指示するコントロール信号が供給される。上述したように、フレーム予測では、通常ジグザグスキャンでデータが出力され、フィールド予測では、オルタネートスキャンでデータが出力される。

【0054】スキャン部36からのデータがVLC（可変長符号化）部37に供給され、可変長符号化される。また、VLC部37は、レートコントロール用の情報をレートコントロール、モードコントロール部31に対してフィードバックする。さらに、VLC部37では、伝送される付加的な情報がピクチャヘッダとして挿入される。ヘッダに挿入される情報は、レートコントロール、モードコントロール部31からのフラグ等の情報、動き検出部32からの動きベクトルである。VLC部37から出力端子4に対して、MPEG2の符号化出力が取り出される。

【0055】図7に示す構成は、一例であって、種々の変形が可能である。例えば動き検出を動き補償部40に

おいて行うこともできる。

【0056】

【発明の効果】上述したこの発明は、2：3プルダウンのシーケンスが不連続な場合でも、不自然な動きが見えないように符号化することができる。この発明では、2：3プルダウンのシーケンス検出動作を常に働かせることによって、素材の特性を予め調べる必要がない。従って、リアルタイムで放送しながら、プルダウン素材が到来したら、自動的にフラグRFFを発生させ、効率良く圧縮符号化を行うことができる。

【0057】また、この発明は、プルダウン検出に基づいて生成されるフラグPFに対して、他のフラグを連動させることによって、次のステップの圧縮符号化を素材に適したものに制御することができ、効率良く符号化を行うことが可能となる。さらに、この発明において、圧縮符号化としてMPEG2を採用する場合には、MPEG2の規格を満足することによって、デコーダに対して一切の変更が要求されない利点がある。

【図面の簡単な説明】

【図1】この発明を適用することができる2：3プルダウンを説明するための略線図である。

【図2】2：3プルダウンのシーケンスを検出するのに使用するフレーム間差分の説明に用いる略線図である。

【図3】この発明の一実施形態における状態遷移を説明するための略線図である。

【図4】この発明の一実施形態を説明するためのフローチャートである。

【図5】この発明の一実施形態の全体的構成を示すブロック図である。

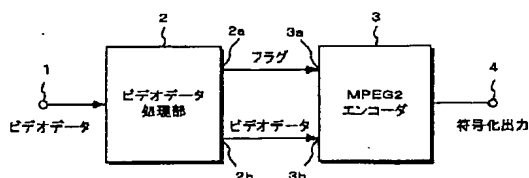
【図6】この発明の一実施形態におけるビデオデータ処理部の一例の構成を示すブロック図である。

【図7】この発明の一実施形態における圧縮符号化のエンコーダの一例の構成を示すブロック図である。

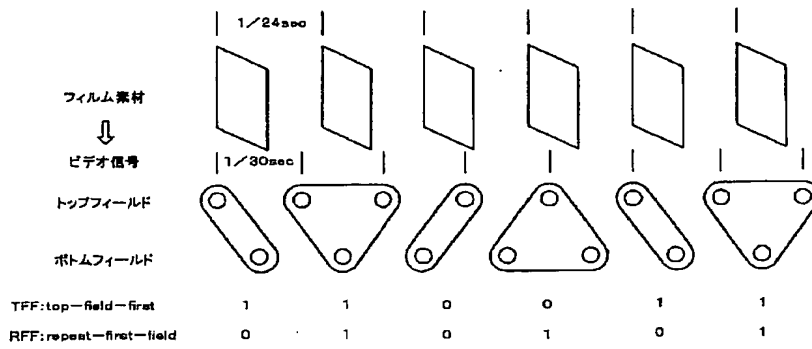
【符号の説明】

2・・・ビデオデータ処理部、3・・・MPEG2のエンコーダ、22・・・フレーム間差分検出部、24・・・プルダウン検出部、25・・・フィールド／フレーム変換部、32・・・動き検出部、34・・・DCT部、35・・・量子化部、36・・・スキャン部

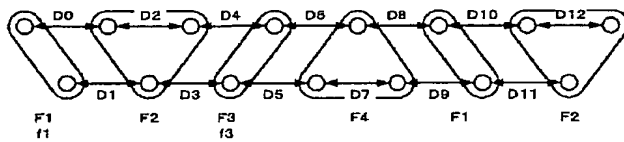
【図5】



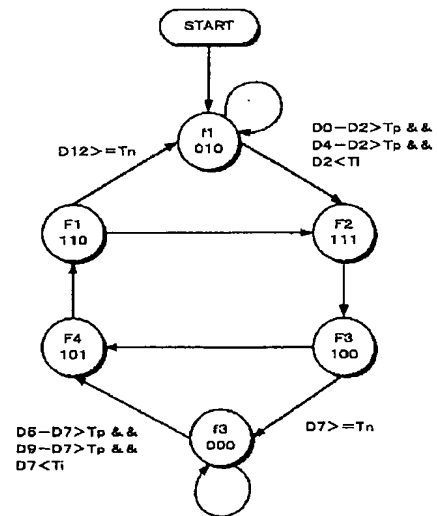
【図1】



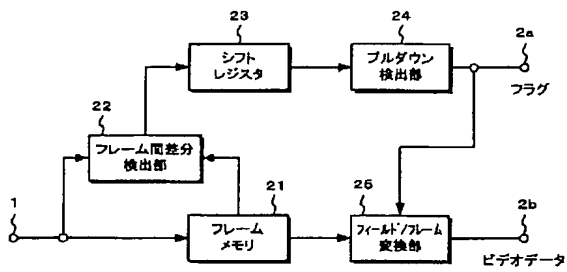
【図2】



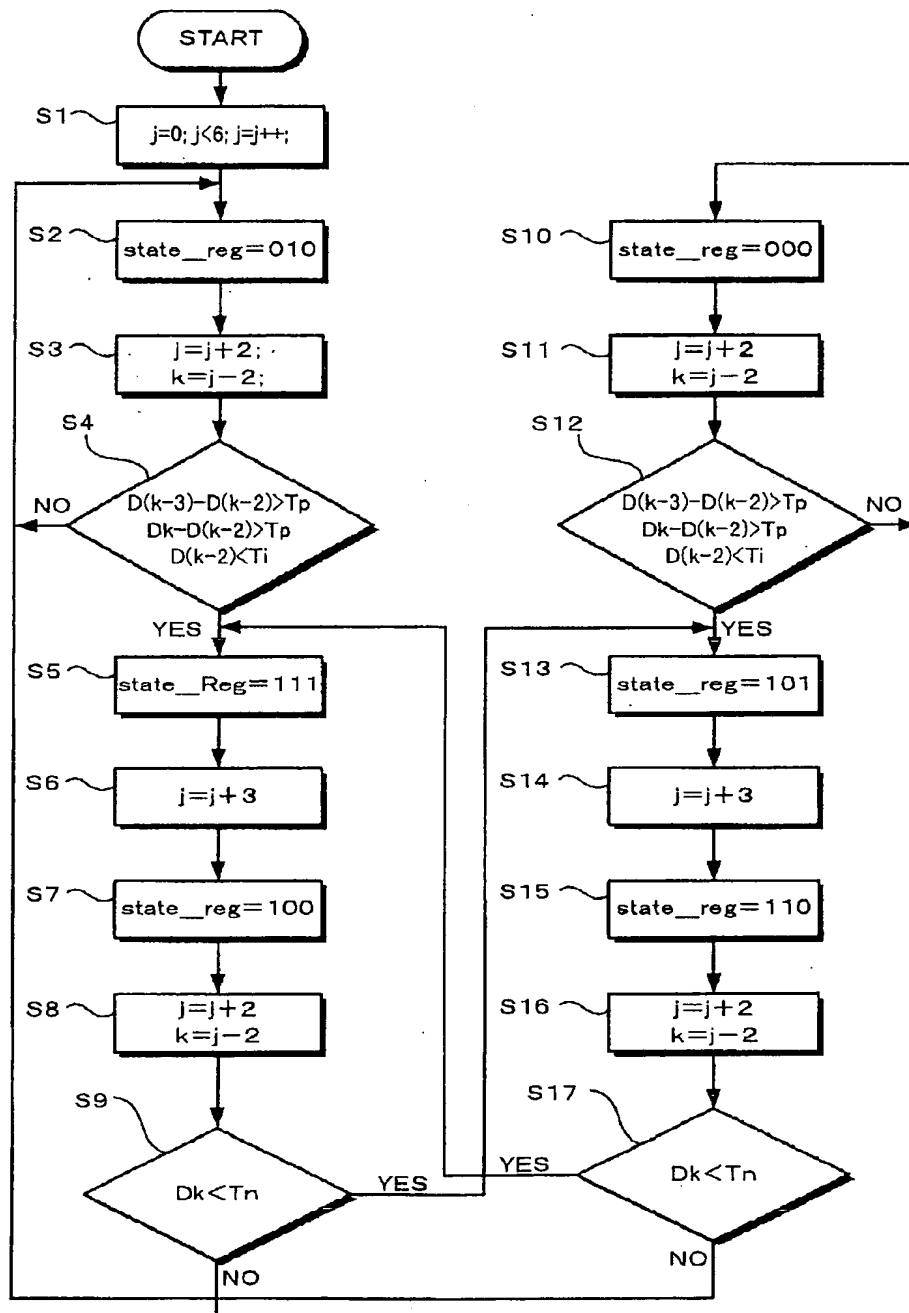
【図3】



【図6】



【図4】



【図7】

